



ALLEGATO A

Dipartimento di Ingegneria e Scienze Applicate

*DISCLAIMER: The English version is a translation of the original in Italian for information purposes only.
In case of discrepancy, the Italian original will prevail*

Responsabile delle attività Prof.ssa Elisa Riceputi	Scientific Tutor Prof.ssa Elisa Riceputi
N° posti richiesti 1	No. Of place 1
Gruppo Scientifico Disciplinare 09/IINF-01 - Elettronica	Scientific Disciplinary Group 09/IINF-01 - Electronics
Settore Scientifico Disciplinare IINF-01/A - Elettronica	Scientific Disciplinary Sector IINF-01/A - Electronics
Sede dell'attività Dipartimento di Ingegneria e Scienze Applicate – Laboratorio di Microelettronica Via Galvani 2, Dalmine	Place of service Department of Engineering and Applied Sciences – Microelectronics Laboratory Via Galvani 2, Dalmine
Durata dell'incarico 12 mesi	Duration of position 12 months
Importo annuo lordo € 32.142,50 (comprensivo di tredicesima)	Annual Gross Amount € 32.142,50 (including thirteenth salary)
Titolo dell'incarico Progettazione e Sviluppo di elettronica per l'Accelerazione dell'Analisi Genomica per il progetto ABIOSA	Title Design and Development of electronics for Genomic Analysis Acceleration for the ABIOSA project
Descrizione attività da svolgere Il vincitore dell'incarico dovrà: 1. Collaborare con i ricercatori delle sedi operative (Unimi e UniBg) e con eventuali partner esterni per la definizione di specifiche tecniche e requisiti di progetto. 2. Supportare il team nello sviluppo e nella configurazione delle piattaforme sperimentali. 3. Contribuire allo sviluppo di elettronica per l'accelerazione dell'analisi genomica.	Description of the activities The candidate will have to: 1. Collaborate with researchers at the operating sites (Unimi and UniBg) and any external partners to define technical specifications and project requirements. 2. Support the team in the development and configuration of experimental platforms. 3. Contribute to the development of electronics for accelerating genomic analysis. 4. Design experimental setups for characterizing the developed electronics.



4. Progettare set-up sperimentali per la caratterizzazione dell'elettronica sviluppata.	5. Characterize the developed electronics, comparing the performance of the system with that of traditional solutions in terms of speed, energy consumption, and accuracy.
5. Caratterizzare l'elettronica sviluppata, confrontando le prestazioni del sistema con quelle di soluzioni tradizionali in termini di velocità, consumo energetico e accuratezza.	
Lingua straniera la cui adeguata conoscenza sarà oggetto di accertamento mediante prova orale Inglese	Foreign language, adequate knowledge of which will be assessed by means of an oral test English
Accertamento della conoscenza della lingua italiana per candidati stranieri Sì, tramite colloquio	Assessed of the knowledge of Italian language for foreign candidates Yes, during the interview
Numero pubblicazioni: massimo 6	Number of publications: Up to 6
Copertura Finanziaria RICE_E_22_RN_PRIN_01 CUP F53C24000910001	Financial coverage RICE_E_22_RN_PRIN_01 CUP F53C24000910001