

## Curriculum Vitae

Gianluca Traversi si laurea con Lode in Ingegneria Elettronica nel 2000 presso l'Università degli Studi di Pavia. Nello stesso anno si unisce al gruppo di Strumentazione Elettronica del Dipartimento di Elettronica di Pavia. Consegue poi, nel 2004 il Dottorato di Ricerca in Ingegneria Elettronica, Elettrica ed Informatica. Nello stesso anno ottiene un assegno di ricerca presso il Dipartimento di Ingegneria Industriale dell'Università di Bergamo. Dal 2006 è Ricercatore Universitario presso la stessa Università.

E' Senior Member dell'IEEE e dal 2000 partecipa a progetti di ricerca finanziati dal MIUR (Ministero dell'Istruzione, dell'Università e della Ricerca) e dall'Istituto Nazionale di Fisica Nucleare.

La sua attività di ricerca riguarda prevalentemente il progetto di elettronica di front-end a basso rumore, la caratterizzazione di processi CMOS sotto il profilo della resistenza alle radiazioni ionizzanti e del rumore elettronico e lo sviluppo di pixel monolitici attivi (MAPS) in tecnologia CMOS submicrometrica planare e ad integrazione verticale (3D) per applicazioni nei rivelatori di vertice per fisica delle alte energie. E' autore o coautore di più di 140 articoli scientifici pubblicati su riviste internazionali o su atti di congressi internazionali. Svolge inoltre attività di revisore per le seguenti riviste scientifiche: IEEE Transaction on Nuclear Science, IEEE Journal of Solid-State Circuits, IEEE Sensor Journal and Nuclear Instruments and Methods in Physics Research. Dal 2010 è membro del comitato editoriale del Hindawi Journal of Active and Passive Electronic Components.

Gianluca Traversi graduated summa cum Laude in Electronic Engineering in 2000 from the University of Pavia. After joining, in the same year, the Electronic Instrumentation group, he received the Ph. D. degree in Electronic, Electrical and Computer Engineering in 2004. In 2004 he held a post-doc position at the Department of Industrial Engineering, University of Bergamo, which he joined in 2006 as an Assistant Professor.

He is Senior Member of the IEEE and since 2000 he has been working on several projects funded by the Italian Institute for Nuclear Physics (INFN) and by the Italian Ministry for Education, University and Research.

His present research activities are in the fields of the design of low noise front-end electronics, the study of noise and radiation effects in electronics devices and the design of monolithic active pixel sensors (MAPS) in CMOS technologies for charged particle tracking in planar and vertically integrated (3D) processes.

He has authored or co-authored more than 140 papers in international scientific journals and conference proceedings. He has been a reviewer for several Journals, among others IEEE Transaction on Nuclear Science, IEEE Journal of Solid-State Circuits, IEEE Sensor Journal and Nuclear Instruments and Methods in Physics Research. Since 2010 he is member of the Editorial Board of the Hindawi Journal of Active and Passive Electronic Components.